FPGA

Field programmable gate array

QFP formaat

Logische blokken:

Flipflop

PCB tracers vergelijkbaar

Routing: logische blokken verbinden

I/O blokken vergelijkbaar met I/O poorten van microcontroller

Heeft geen intern flash geheugen, interne clock, hardware matige protocol of ondersteuning, hardware matige ADC

Gebruikt externe clock

Kan deling van de clock gebruiken

FPGA is heel snel

Doen precies wat ze verteld worden, waarbij de nadruk ligt op hoe ze het moeten doen

Je kan de code van een FPGA niet vergelijken met een microcontroller

FPGA code is heel minimaal

Industriele toepassingen:

Network switch

Tv encoder/decoder

Dvd speler

Audio processing

Realtime tv montage

Gedraagt zich als slave

Binair en hex

Aski tabel?????

IIC RTC